



ENTWICKLUNGSINGENIEUR FPGA (M/W/D)

München

IHRE AUFGABEN

- Konzeption und Implementierung von komplexen FPGA-Designs und SoC-FPGA-Designs
- Optimierung und Implementierung von Schnittstellen
- Kontrollfunktion sowie Signalverarbeitungsalgorithmen in VHDL
- Test und Inbetriebnahme von Funktionen auf der Zielhardware
- Erstellung der kompletten Design-, Anforderung- und Verifikationsdokumentation

IHR PROFIL

- Hochschulabschluss in Elektro- oder Nachrichtentechnik
- Erfahrung in der Auslegung und Entwicklung von FPGAs
- Sehr gute Kenntnisse der digitalen Schaltungstechnik
- Erste Erfahrung in der Hochfrequenztechnik
- verhandlungssichere Deutsch- und Englischkenntnisse (idealerweise ergänzt durch Spanisch- oder Italienischkenntnisse)

IHR PRERSÖNLICHER ANSPRECHPARTNER

Maximilian Mittmann | T +49 175 680 5350 | maximilian.mittmann@teccon.de